

TT	Lớp học	Học phần	Giảng viên	Thời gian	Phòng học	Kết quả theo dõi
<p><i>Đề nghị các học viên cao học khoá 2024 đợt 2 và 2025 đợt 1, 2 điểm danh bằng máy nhận diện khuôn mặt. Cùng với kết quả theo dõi học tập trên lớp của thầy/cô, kết quả điểm danh này là cơ sở để xác định điều kiện dự thi kết thúc học phần của mỗi học viên. Thời gian học sáng bắt đầu từ 08h00, chiều bắt đầu từ 14h00. Mọi thắc mắc xin gửi về E-mail: sdh@vimaru.edu.vn hoặc gặp trực tiếp chuyên viên trực tại phòng 203 A6.</i></p> <p><i>Phòng Khảo thí và ĐBCL triển khai kiểm tra công tác Giảng dạy và học tập theo kế hoạch.</i></p>						
1.	QLMT 2025.1.1 QLMT 2025.2.1	Suy thoái và bảo vệ môi trường đất	Trương Văn Tuấn	Chiều T7	208 A6	
2.	KTMT 2025.1.1 KTMT 2025.2.1	Kỹ thuật quan trắc và phân tích môi trường	Phạm Thị Dương	Cả ngày T7	205 A6	
3.	CNTT 2025.2.2	An toàn bảo mật thông tin nâng cao	Hồ Thị Hương Thơm	Chiều T7	320 A4	
4.	QLHH 2025.1.1	An ninh hàng hải và bến cảng	Nguyễn Thanh Sơn	Cả ngày T7	202 A6	
5.	QLSX 2025.1.1 QLSX 2025.2.2	Hoạch định và điều độ sản xuất	Lê Thị Nhung	Cả ngày T7	302 A6	
6.	QLKT 2025.1.2	Quản trị tài chính	Vũ Trạ Phi	Cả ngày T7	305 A6	
7.	QLVT 2025.1.1	Quản lý Nhà nước về kinh tế	Hoàng Thị Lịch	Sáng T7	208 A6	
8.	QLVT 2025.2.1	Quản trị chiến lược cung ứng Quản trị kho hàng	Nguyễn Minh Đức	Sáng T7 Chiều T7	306 A6	
9.	QLHH 2024.2.3	Quản lý rủi ro hàng hải	Trần Văn Lượng	Chiều T5 Cả ngày T6		

				Chiều T7		
10.	QLKT 2024.2.3 QLKT 2025.1.3 QLKT 2025.2.3	Phân tích hoạt động kinh tế	Nguyễn Thị Thúy Hồng	Cả ngày T7		
11.	NCS MTB 2025	Biến dạng và phá hủy môi các chi tiết máy	Cao Đức Thiệp	Cả ngày T6	206 A3	
12.	NCS KHHH 2023	Bảo vệ CĐTTS 3	Hội đồng bảo vệ	15h00 ngày thứ 6	204 A6	
13.	NCS TCQLVT 2017.1	Bảo vệ Luận án tiến sĩ cấp Trường	Hội đồng bảo vệ	08h30 ngày thứ 6	Phòng họp 3.1 A1	
Lịch thi kết thúc học phần						
14.	KTĐT 2024.1.1 KTĐT 2024.2.1	Thi: Quản lý tần số vô tuyến điện	Nguyễn Thanh Vân	08h00 sáng T7	207 A6	
15.	KTĐT 2024.1.1	Thi: Quản lý và quy hoạch hệ thống TTHH	Nguyễn Thanh Vân	09h30 sáng T7	207 A6	
16.	KTĐT 2024.2.1	Thi: Đồ án thiết kế mạch sử dụng FPGA	Đào Quang Khanh	09h30 sáng T7	207 A6	
17.	XDCT 2024.2.1 XDCT 2025.1.1 XDCT 2025.2.1	Thi: Khai thác kỹ thuật các công trình cảng	Bùi Quốc Bình	08h00 sáng T7	207 A6	

Lịch trực lãnh đạo: Lại Huy Thiện - T7

Lịch trực chuyên viên: Lê Thành Lự - T7

Viện trưởng Viện ĐTSĐH

(Đã ký)

PGS.TS. Nguyễn Kim Phương

Cán bộ phụ trách

(Đã ký)

Trần Minh Tuấn